



**EPS**

Escola Politècnica

Superior

## Treball final de grau

**Estudi:** Grau en Enginyeria Electrònica Industrial i Automàtica

**Títol:** Disseny i implementació digital d'un inversor DC/AC

**Document:** 4. Estats d'Amidaments

**Alumne:** Eduard Puig Sabaté

**Director/Tutor:** Dr. Lluís Pacheco Valls

**Departament:** Arquitectura i Tecnologia de Computadors

**Àrea:** Arquitectura i Tecnologia de Computadors

**Convocatòria** (mes/any): juny/2014

## ÍNDEX

1	DISSENY .....	2
2	CIRCUIT IMPRÉS .....	3
3	MUNTATGE .....	4
4	MECANITZAT .....	5
5	PROGRAMACIÓ .....	6
6	COMPROVACIÓ .....	7

**1 DISSENY**

<b>Descripció</b>	<b>Quantitat</b>
Hores enginyer tècnic	5,00

## 2 CIRCUIT IMPRÉS

<b>Descripció</b>	<b>Quantitat</b>
Placa PCB 100 x 120 mm de doble cara	3,00
ml revelador	150,00
ml atacador	150,00
Hores oficial 3era	1,50

### 3 MUNTATGE

Descripció	Quantitat
Resistència 1K $\Omega$ ; 1/4w; 5%	1,00
Resistència 2,2K $\Omega$ ; 1/4w; 5%	6,00
Díode 1N4007	6,00
Condensador 1mF	4,00
Condensador 1 $\mu$ F	6,00
Optoacoplador TLP250	6,00
Base Optoacoplador	6,00
Mosfet BUZ60	6,00
Convertidor DC/DC MEE1S0515SC	6,00
Pins de connexió	36,00
FPGA d'Altera, model Cyclone II	1,00
Hores oficial 3era	3,00

**4 MECANITZAT**

<b>Descripció</b>	<b>Quantitat</b>
m cable electrònic	2,00
Cargol 3 x 5 mm	4,00
Femella m3	8,00
Material variis	1,00
Hores oficial 3era	1,50

## 5 PROGRAMACIÓ

Descripció	Quantitat
Hores enginyer tècnic	10,00

## 6 COMPROVACIÓ

Descripció	Quantitat
Hores enginyer tècnic	1,50

Eduard Puig Sabaté  
Graduat en Enginyeria Electrònica Industrial i Automàtica

Girona, 31 de maig del 2014