

Treball final de grau

Estudi: Grau en Enginyeria Electrònica Industrial i Automàtica

Títol: Estudi i implementació de sistemes de comunicació sèrie utilitzant dispositius lògics programables: la placa DE0-Nano i el llenguatge Verilog

Document: 3. Estat d'amidaments

Alumne: Naïm Baulenas Sanglas

Tutor: Lluís Pacheco Valls

Departament: Arquitectura i Tecnologia de Computadors

Àrea: Arquitectura i Tecnologia de Computadors

Convocatòria (mes/any): setembre/2017

ÍNDEX

1 MUNTATGE.....	2
2 PROGRAMACIÓ	3
3 COMPROVACIÓ	4

1 MUNTATGE

Descripció	Quantitat
Kit d'iniciació Cyclone IV DE0_Nano	1,00
Ordinador sobretaula Acer Aspire XC-730-DT.B6MEB	1,00
Pantalla d'ordinador Acer K2020HQLb	1,00
Ratolí USB Logitech	1,00
Teclat Logitech K120 USB	1,00
Hores oficial tercera	1,00

2 PROGRAMACIÓ

Descripció	Quantitat
Hores enginyer	10,00

3 COMPROVACIÓ

Descripció	Quantitat
Hores enginyer	1,00

Naïm Baulenas Sanglas

Graduat en Enginyeria Electrònica Industrial i Automàtica

Manlleu, 4 de setembre de 2017