

Treball final de grau

Estudi: Grau en Enginyeria Electrònica Industrial I Automàtica

Títol: DATALOGGER UNIVERSAL AMB SUPERVISIÓ WEB

Document: 2. Planols

Alumnes: Lucas Ariel Castorina

Tutor: Antoni Martorano Gomis

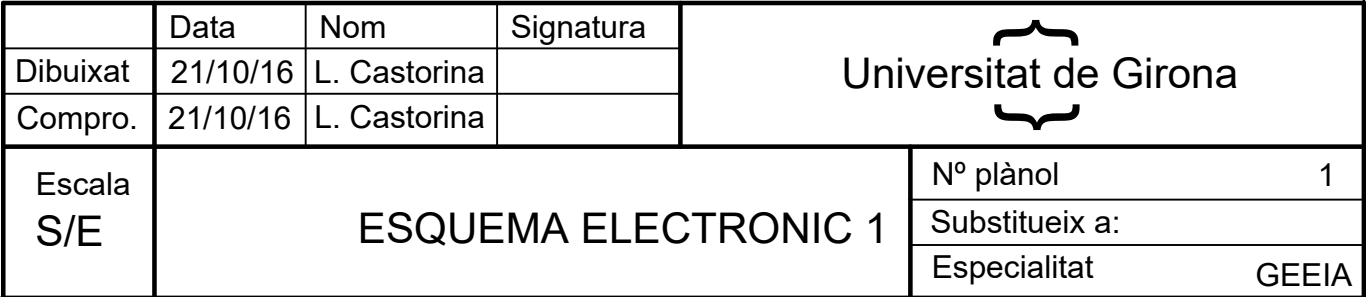
Departament: Arquitectura i Tecnologia de Computadors

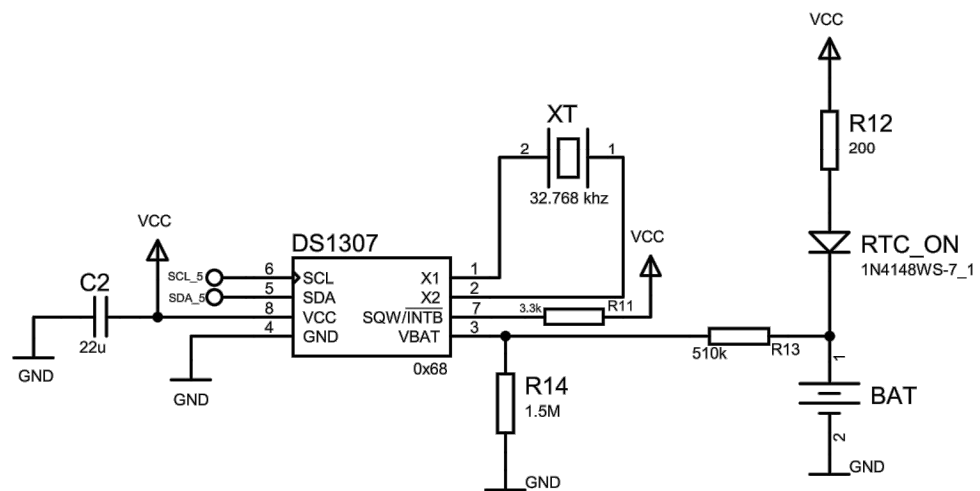
Àrea: ATC


Convocatòria (mes/any): Febrer/2017

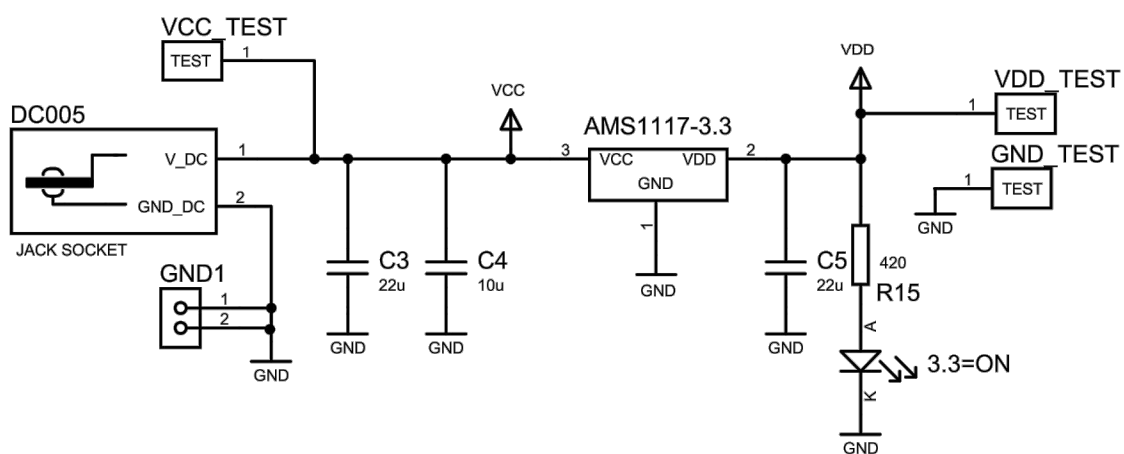
ÍNDEX



- 1 ESQUEMA ELECTRONIC 1
- 2 ESQUEMA ELECTRONIC 2
- 3 ESQUEMA ELECTRONIC 3
- 4 PCB PISTES TOP LAYOUT
- 5 PCB PISTES BOT. LAYOUT
- 6 PCB PISTES SERIGRAFIA

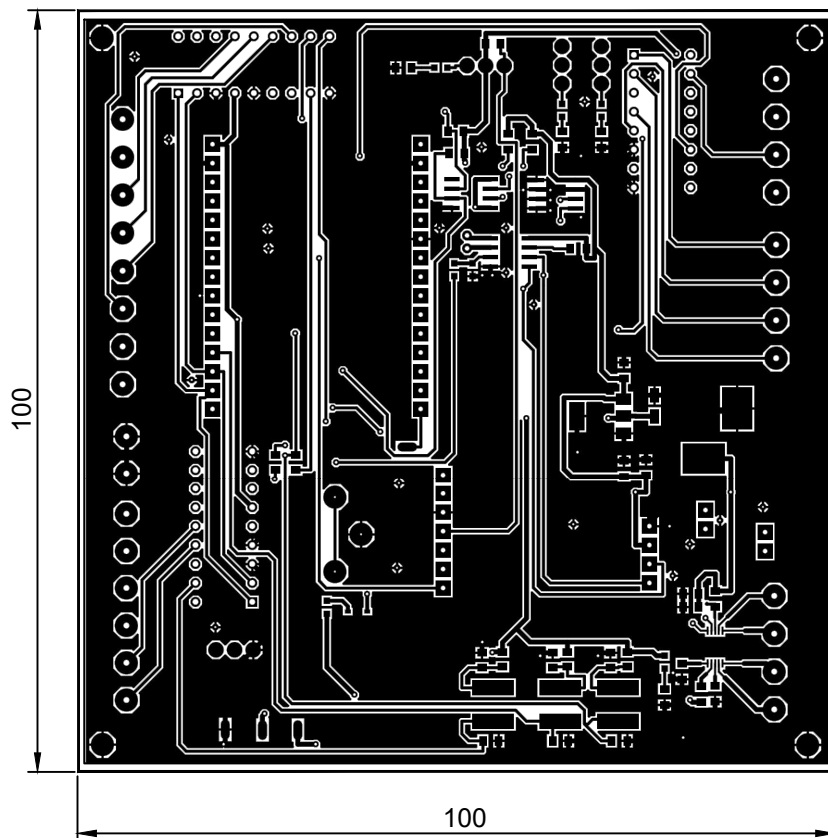




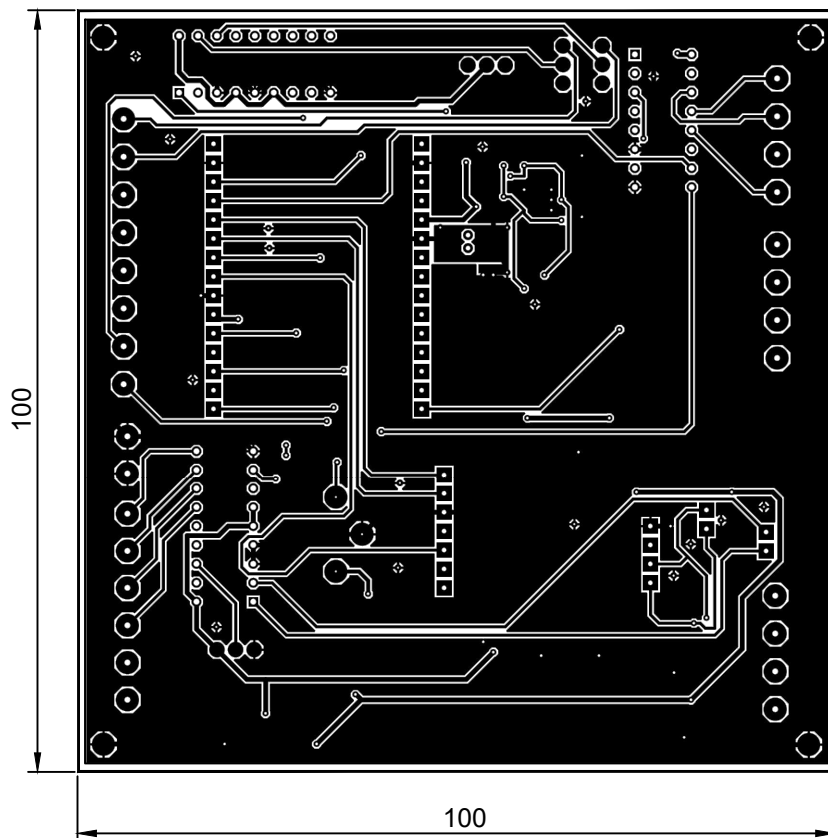
	Data	Nom	Signatura	<div></div> Universitat de Girona		
Dibuixat	21/10/16	L. Castorina				
Compro.	21/10/16	L. Castorina				
Escala S/E	ESQUEMA ELECTRONIC 2			Nº plànol	2	
				Substitueix a:		
				Especialitat		GEEIA



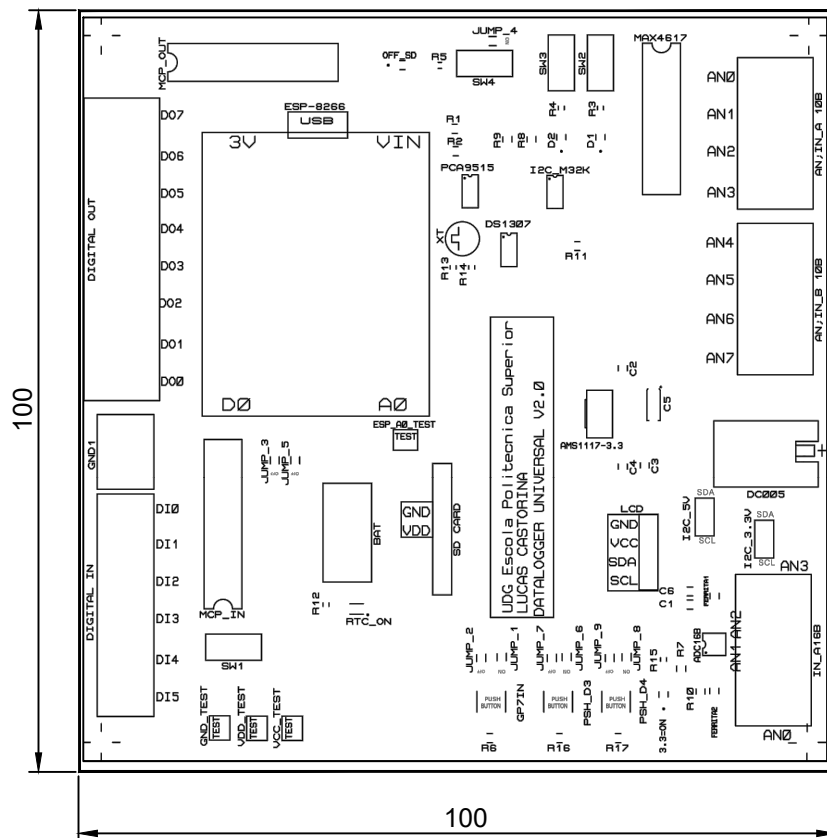
	Data	Nom	Signatura	<div> Universitat de Girona </div>	
Dibuixat	21/10/16	L. Castorina			
Compro.	21/10/16	L. Castorina			
Escala S/E	ESQUEMA ELECTRONIC 3			Nº plànol	3
				Substitueix a:	
				Especialitat	GEEIA



	Data	Nom	Signatura	<div> <div></div> Universitat de Girona </div>	
Dibuixat	21/10/16	L. Castorina			
Compro.	21/10/16	L. Castorina			
Escala 1/1	PCB PISTES TOP LAYOUT				Nº plànol 4
					Substitueix a:
					Especialitat GEEIA



	Data	Nom	Signatura	<div> <div></div> Universitat de Girona </div>	
Dibuixat	21/10/16	L. Castorina			
Compro.	21/10/16	L. Castorina			
Escala 1/1	PCB PISTES BOT. LAYOUT				Nº plànol 5
					Substitueix a:
					Especialitat GEEIA



	Data	Nom	Signatura	<div> <div></div> <div>Universitat de Girona</div> <div></div> </div>	
Dibuixat	21/10/16	L. Castorina			
Compro.	21/10/16	L. Castorina			
Escala 1/1	PCB SERIGRAFIA TOP				Nº plànol 6
					Substitueix a:
					Especialitat GEEIA