

## Treball final de grau

**Estudi:** Grau en Enginyeria Electrònica Industrial I Automàtica

**Títol:** DATALOGGER UNIVERSAL AMB SUPERVISIÓ WEB

**Document:** 4.Estat d'amidaments

**Alumnes:** Lucas Ariel Castorina

**Tutor:** Antoni Martorano Gomis

**Departament:** Arquitectura i Tecnologia de Computadors

**Àrea:** ATC

Convocatòria (mes/any): Febrer/2017

**ÍNDEX**

1	MUNTATGE .....	2
2	MECANITZAT .....	3
3	PROGRAMACIÓ .....	4
4	COMPROVACIÓ .....	5

# 1 MUNTATGE

Descripció	Quantitat
ESP8622-12	1
ADS1115	1
Condensador 2pF	2
Condensador 220nF	1
Condensador 1u	5
Resistencia100k	2
Resistència 25,5k	1
Resistència 300	1
AMS111-3.3	1
KF301-2P	8
Sòcol DIP16	1
Sòcol DIP16	2
Switch throughthold	3
Connector femella 5mm	1
Terminal 2,54	6
RTC board	1
LCD board amb conversor I2C	1
Hi-link	1
Push Buttons	3
Adaptador voltatge 5-3.3 I2C PCA9515	1
Multiplexor 74hc	1
MCP23008 Exp Port	2
Placa PCB	1
Petit material	1
Caixa de Metacrilat	1
h oficial tercera	1

## 2 MECANITZAT

Descripció	Quantitat
Separador 3 mm	8
Cargol 3 mm	8
Femella 3 mm	8
h oficial tercera	1

### 3 PROGRAMACIÓ

Descripció	Quantitat
h enginyer tècnic	1

## 4 COMPROVACIÓ

Descripció	Quantitat
h enginyer tècnic	1

Lucas Ariel Castorina

Graduat en Enginyeria Electrònica i Automàtica Industrial.

Girona, 30 de desembre de 2016