



Universitat de Girona
Escola Politècnica Superior

Projecte/Treball Final de Carrera

Estudi: Enginyeria Tècnica Electrònica Industrial. Pla 02

Títol: SIMULACIÓ D'UN MAGATZEM AUTOMÀTIC AMB
CITECT SCADA

Document: 3. Estat d'amidaments

Alumne: Albert Bosch Martin

Director/Tutor: Fermi Coll Casals

Departament: Electrònica, Informàtica i Automàtica

Àrea: Enginyeria de sistemes i automàtica

Convocatòria (mes/any): Gener 2006

ÍNDEX

1	MUNTATGE AUTÒMATS	2
2	MUNTAGE ORDINADOR.....	3
3	CREACIÓ DE LA SIMULACIÓ	4

1 MUNTATGE AUTÒMATS

Descripció	Quantitat
CPU Omron CQM1-CPU 21	1
Font d'alimentació Omron CQM1- PA216	1
Mòdul de sortides Omron OC222	1
Mòdul d'entrades Omron ID212	1
Accessoris diversos de l'autòmat	5
Hores d'oficial 2	3

2 MUNTAGE ORDINADOR

Descripció	Quantitat
Pentium IV Intel celeron a 2,4 GHz	1
Placa mare Asus P4S8X-X	1
Memòria RAM 512 Mb DDR PC-266Hz	1
Disc dur ST380011A 80Gb	1
Targeta gràfica ASUS V9180 SE	1
Targeta ports sèrie VScOm COM port	1
Caixa semitorre ATX PC 177 PIV 300W	1
Dissipador PIV socket 478	1
Disquetera 3¼" 1'44 Mb	1
Pantalla 15" convencional ADI	1
Teclat estàndard 101/102 tecles	1
Ratolí òptic	1
Windows XP professional	1
Omron syswin	1
Hores oficial 2	6

3 CREACIÓ DE LA SIMULACIÓ

Descripció	Quantitat
Hores d'enginyer electrònic	65

Albert Bosch Martín
Enginyer tècnic industrial Electrònic

Girona, 11 de Gener del 2006